

NEWS RELEASE

For more information, contact:

Brett Cline

Forte Design Systems

(978) 206-1855

brett@ForteDS.com

Nanette Collins

Public Relations for Forte Design Systems

(617) 437-1822

nanette@nvc.com

瑞昱半導體選用 Forte Design Systems 的 SystemC 高階合成軟體， 適用於浮點智財軟體的系統上晶片設計

一個可改善迴轉時間品質結果的完整評估驗證工具

加州,聖荷西 - 2011 年 05 月 05 日 - 瑞昱半導體，位於台灣新竹市，選用 Forte Design Systems 的高階合成軟體 (HLS) 以及浮點智財 (IP) ，來做為可應用於通訊網路、電腦週邊設備以及多媒體應用領域的系統上晶片 (SoCs) 設計及發展解決方案。

Forte Design Systems 的 SystemC 高階合成軟體 Cynthesizer 以及 CellMath 的採購是經過完整詳細的評估，因此軟體可大幅改善全面的品質結果 (QoR) 以及瑞昱半導體初版設計的迴轉時間 (TAT) 。 CellMath 支援浮點資料型態的特點也是瑞昱半導體選用 Forte 設計系統作為高階合成軟體供應商的原因之一。

瑞昱半導體發言人陳進興副總提到：「 Forte Design Systems 的系統工具提供我們設計團隊許多關鍵性的優點，讓我們減省了許多浮點硬體設計的時間以及大幅改善了產品上市時間。我們對於 Cynthesizer 的合成能力、CellMath 對於浮點資料型態的支援以及 Forte Design Systems 在高階合成設計上廣泛的專業技術有很深的印象。」

Forte Design Systems 的市場及銷售部門副總裁 Brett Cline 說到：「我們很高興有這個機會與一個在現今領先開創了許多突破性發展的高科技應用產品公司合作。瑞昱半導體的尖端設計需要一個高階合成技術來改善生產率以及新階段抽象化設計的品質結果。」

關於瑞昱

瑞昱半導體股份有限公司(Realtek Semiconductor Corp.)是全球頂尖的IC供應商之一，設計和開發有線及無線通訊網路、電腦週邊和多媒體應用領域的各種IC產品。產品包括10/100/1000M乙太網路控制晶片/PHY收發器、10/100/1000M乙太網路交換器/光電轉換器、SoC/閘口控制晶片、無線網路控制晶片，及AP/路由器SoC、DSL晶片組、VoIP解決方案、AC'97/High Definition音訊轉換晶片、主機板時脈產生器、讀卡機控制晶片、網路攝影機控制晶片、LCD螢幕控制晶片/電視控制晶片與數位媒體處理器。瑞昱是擁有RF、類比和混合訊號迴路領域的先進設計專家，還有優異的製造與系統知識，為客戶提供全功能、高性能而且具有競爭力的整體解決方案。有關瑞昱的詳情請上網查詢：www.realtek.com。

關於Forte Design Systems設計系統

Forte Design Systems設計系統是一家領先的軟體產品供應商，其產品提供了高階抽象化設計以及設計結果的改善。其創新的合成技術以及智財提供允許設計團隊自行創作複雜的電子晶片及系統，來降低整體的設計及驗證時間。全球前二十家頂尖的半導體公司中，現今已有超過一半使用Forte Design Systems的產品，其應用於特殊用途積體電路 (ASIC)、SOC (系統上晶片)、以及可程式化閘陣列 (FPGA) 的產品設計上。Forte Design Systems總部設立於加州的聖荷西市，另外於英國、日本、南韓以及美國其他地區皆設有分公司。

若欲取得進一步詳細資料，請與 Forte Design Systems 台灣總代理 茂積股份有限公司 聯絡！！

網址：<http://www.maojet.com.tw>

E-Mail：sales@maojet.com.tw

電話：02-2567-7643、03-542-6428

###

Forte acknowledges trademarks or registered trademarks of other organizations for their respective products and services.

針對其他組織單位的個別產品及服務，Forte Design Systems 所公認的商標或註冊商標